PATENT ABSTRACTS OF JAPAN

(11)Publication number:

10-023003

(43) Date of publication of application: 23.01.1998

(51)Int.CI.

H04L 12/02 H04M 11/00

(21)Application number : 08-185372

(71)Applicant: MATSUSHITA ELECTRIC IND CO

LTD

(22)Date of filing:

27.06.1996

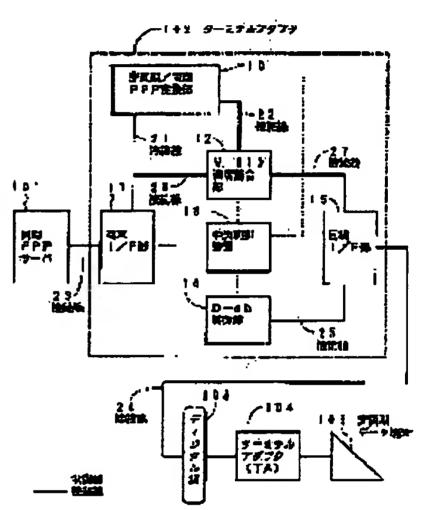
(72)Inventor: IDA SHUJI

(54) TERMINAL ADAPTOR

(57)Abstract:

PROBLEM TO BE SOLVED: To provide the terminal adaptor that converts asynchronous serial transmission (PPP) data from a digital network into synchronous PPP data and is able to send the data to a synchronous PPP server.

SOLUTION: A terminal adaptor 102, connected between a synchronous PPP server 101 and a digital network 103 with an asynchronous PPP data terminal equipment 106 connected thereto, is equipped with an asynchronous/synchronous PPP conversion section 10. The asynchronous/synchronous PPP conversion section 10 adds escape codes to the synchronous PPP data, received from the synchronous PPP server 101 to conduct assembling and conversion of the data into asynchronous PPP frames and to send the frames to the digital network 103, and the escape codes are eliminated from the asynchronous PPP codes, received from the digital network 103 and the data, are converted into synchronous data, which are sent to the synchronous PPP server 101.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出廣公閱番号

→ WORKMAN

特開平10-23003

(43)公開日 平成10年(1998) 1月23日

(51) IntCL*	缺別	記号 广内整理器	号 PI			技術表示箇所
H04L 12	2/02	9744-5K	H04L	11/02	Z	
H04M 11	1/00 3 0	3	H04M	11/00	303	

審査請求 未請求 箭求項の数2 FD (全 9 頁)

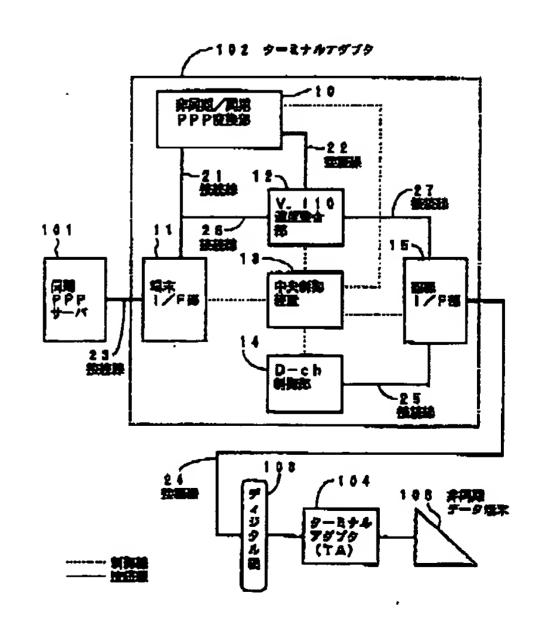
(21) 出顧番号	特級平8-185372	(71) 出頭人	000005821 松下電器 室業株式会社	
(22) 出顧日	平成8年(1996)6月27日	(72)発明者	大阪府門真市大字門真1006番地 井田 修二 神奈川県機政市港北区網島東四丁目3番1	
		(74)代理人	号 松下通信工業株式会社内 弁理士 斉藤 敷	

(54) 【発明の名称】 ターミナルアダプタ

(57) 【要約】

【課題】ディジタル網からの非国期PPPデータを同期 PPPデータに変換して同期PPPサーバに送信しうる ターミナルアダプタを提供すること。

【解決手段】非同期データ端末106が接続されたディジタル網103と同期PPPサーバ101との間に接続されたターミナルアダプタ100に非同期/同期PPP 変換部10が装備され、非同期/同期PPP変換部は同期PPPサーバから受信した同期PPPデータにエスケープコードを付加して非同期PPPフレームに組み立て変換してディジタル網に送信し、ディジタル網から受信した非同期PPPデータからエスケープコードを除去して同期PPPデータに変換し同期PPPサーバに送信するようにした。



(2)

特開平10-23003

【特許請求の魠囲】

【請求項1】非同期データ端末が接続されたディジタル 網と同期PPPサーバとの間に接続され、ディジタル網 側の非同期PPFデータの速度と同期PPPサーバ側の 同期PPPデータの速度とを整合するV. 110速度整 合手段と、前記V. 110速度整合手段で速度整合され た非同期PPPフレームを前記回期PPPサーバ側の同 期PPPフレームに変換し或いは前記同期PPPフレー ムを前記非同期PPPクレームに変換する非同期/同期 PPP変換手段とを具備することを特徴とするターミナ 10 ルアダプタ。

1

【請求項2】前記非问期/同期PPP変換手段は同期P PPサーバから受信した同期PPPデータにエスケープ コードを付加して非同期PPPフレームに組み立て変換 してディジタル網に送信し、前記ディジタル網から受信 した非同期PPPデータからエスケープコードを除去し て同期PPPデータに変換し同期PPPサーバに送信す る機能を有することを特徴とする請求項1記載のターミ ナルアダプタ。

【発明の詳細な説明】

[0001]

【発明の風する技術分野】本発明は、端末装置がターミ ナルアダプタを介してISDN網或いは高速ディジタル 専用線網(HSD)に接続され相互に通信することがで きるディジタル通信装置の非同期PPP/同期PPP (P OINT-TO-POINT PROTOCOL(シリアル送信))変換可能な ターミナルアダプタに関する。

[0002]

【従来の技術】従来、この種の装置としては、パソコン **等のディジタル端末を高速ディジタル専用線網(IIS** D) 或いはISDN網に接続するターミナルアダプタが 使用されている。かかる従来のターミナルアグプタとし ては、図5に示すようなものがあった。図5はディジタ ル通信装置に接続されている従来のターミナルアダプタ の各機能の構成を示すプロック図である。

【0003】まず、図5を参照して、従来のターミナル アダプタを備えたディジタル通信装置の構成について説 **明する。図5において、107は、例えば、その先にL** AN等を接続するルータ等に収容され非同期ディジタル データの送受信を制御する非同期PPPサーバー、10 40 3はISDN網或いは高速ディジタル専用線網(HS D)からなるディジタル網、100は非同期PPPサー パー107とディジタル網103との間に接続されその 間でデータを変換しデータ伝送を制御するターミナルア ダプク、105は非同期PPPサーバ107に対しディ ジタル網103を通してリモートからアクセスする同期 データ増末、104は同期データ増末105をディジタ ル網103に接続する相手ターミナルアダプタである。 【0004】次に、同じく図5を参照して、上記従来の ターミナルアダプタ100の構成の詳細を説明する。ま 50 23により端末1/F部11に接続される。 そして、

ず、11は非同期PPPサーバー107をターミナルア ダプタ100に接続する端末1/F部、12は非同期P PPサーバー107の通信速度とBチャンネル(Bーc h) の通信速度とをV. 110の速度整合手順に従って 速度整合を行う(例えば、ビットの増減等による)V. 110速度整合部、13はターミナルアダプタ100全 ての制御及び管理を行う中央制御装置、14は【SDN 網の呼制御チャネルD、所謂Dチャンネル(D一ch)

→ WORKMAN

【0005】また、15はディジタル網(ISDN網、 HSD網)103と物型的に接続し、ディジタル通信に おける物理レイヤ(レイヤ1)の制御と、ディジタル網 103から受信したディジタルデータをDチャネルとB チャネルとに分割しDチャネルをDーch制御部14に 接続しBチャネルをV. 110速度整合部12に接続す る回線I/F部、16はディジタル網103からの同期 PPPデータを非同期PPPデータに組み替え変換して 送出する非阿朔/阿朔PPP変換部である。

の制御を行うDーch制御部である。

【0006】更に、23は非同期PPPサーバ107と 20 端末 I / F部 1 1 とを接続しその間で非同期 P P 通信 を行う按続線(RS232Cケーブルなど)、21は端 末【/F部11と非同期/同期PPP変換部16とを接 統しその間で非同期PPPデータの送信を行う接続線、 24はディジタル網103と回線【/F部15とを接続 しその間でディジタルデータ(Dチャネル及びBチャネ ル)を送信する接続線、25は回線I/F部15とDー c h 制御部14とを接続しその間で制御Dチャネルの通 信を行う接続線、26は端末I/F部11をV.110 速度整合部12に接続し速度整合のため非同期PPPデ *30 一夕を送信する投続線、27*はV.110速度整合部1 2と回線I/F部15とを接続しその間でBチャネル (64K)を送信する接続辞である。

【0007】次に、同じく図5を参照して、上記従来の ターミナルアダプタ100の動作を詳細に説明する。ま ず、接続線24を通してディジタル網103から国線Ⅰ **/F部15に対しディジタルデータである同期PPPデ** ータを受信すると、回線 1 / F部15はその同期PPP データを時分割的に回線チャネルB(Bチャネル)と制 御チャネルD(Dチャネル)(DチャンネルはISDN 網のみ)とに分割する。BチャネルはV. 110速度整 合部12で速度整合され、端末「/F部11を介して非 同期PPPサーバ107に送られる。そこで、ターミナ ルアダプタ100に非同期/同期PPP変換部18が接 続されていると、ディジタル網103個から受信した同 **切PPアータは非同期/同期PPP変換部16で非同 蝌PPアーダに変換され、非同期PPPサーバ107** 側に非同期PPアータとして送信することができる。 【0008】一方、焔末1/P部11側において、非同 期PPPサーバ107はその接続線(RS232C等)

袋翔平10-23003

(3)

非同期PPPサーバ107個から受信した非同期PPP データとディジタル調103側から受信した同期PPP データとはそれぞれ按続線26及び27を介しV.11 0速度整合部 1 2 において、V. 110 手順に従い速度 が整合され(例えば、ディジタル網103側は64K、 非同期PPPサーバ107側は低速) 損失がないトラン スペアラントな何期通信を行うことができる。

【0009】以上説明したように、上配従来のターミナ ルアダプタにおいても、ISDN網成いはHSD網を介 し 関端末間のエンドーエンドにてトランスペアラントな 10 同期PPP通信をすることができ、非同期/同期PPP 変換部16があるときはディジタル網103からの同期 PPPデータを非同期PPPサーバ107側に非同期P PPデータとして送出することができる。

[0010]

いという問題があった。

【発明が解決しようとする課題】しかしながら、上記従 米のターミナルアダプタにおいては、相手データ端末 (105)が非同期データ端末の場合には控続すること ができず、例えば、パーソナルコンピュータ(一般的に 非同期のシリアルポートのみ所有する)の接続を希望す 20 一タからエスケープコードを除去して同期PPPデータ る場合には、阿期PPPで通信するための外部ボードを 装備するか、またはPPPサーバのインタフェースをス ループットに限界がある非同期方式にしなくてはならな

【0011】また、従来の非同期/同期PPP変換部に おいて同期一非同期の変換を行ったとしても従来のター ミナルアダプタに接続されるデータ端末(PPPサー バ) は非同期データ端末(非同期PPPサーバ)でなく てはならないという問題が有った。

【0012】本発明は、上記従来の問題を解決するため *30* になされたもので、非同期データ端末からディジタル観 を通して送受信する非同期PPPデータを同期PPPデ ータにマッピング(非同期/同期データ間の変換)して 同期PPPサーバ側へ送受信することにより非同期デー タ端末から同期PPPサーバに対するPPP接続を可能 にするターミナルアダプタを提供することを目的とす る。

[0013]

【課題を解決するための手段】本発明によるターミナル アダプタは、ターミナルアダプタの内部に、端末1/F 40 PPサーバー、103はISDN網或いは高速ディジタ 側の同期PPPフレームとディジタル網側の非同期PP アフレームとを変換する機能を有する非同期/同期PP P変換部を備え、非同期及び同期PPPクレームを相互 に変換しうるようにしたものである。

【0014】本発明によれば、非同期及び同期PPPフ レームを相互に変換しうるようにしたことにより、ディ ジタル網を介し遠隔地におけるパソコンのような非同期 データ端末と本ターミナルアダプタに接続されている同 期PPPサーバとの間で通信することができるターミナ ルアダプタが得られる。

[0015]

【発明の実施の形態】本発明の請求項1に配載の発明 は、非同期データ端末が接続されたディジタル網と同期 PPPサーバとの間に接続され、ディジタル網側の非同 期PPFデータの速度と同期PPPサーバ側の同期PP Pデータの速度とを整合するV. 110速度整合手段 と、前記V. 110速度整合手段で速度整合された非同 朔PPPフレームを前記同期PPPサーバ側の同期PP Pフレームに変換し或いは前記同期PPPフレームを前 記非同期PPPフレームに変換する非同期/同期PPP 変換手段とを具備するようにしたものであり、ディジタ ル網側における非同期PPPデータとPPPサーバ側に おける同期PPPデータとを相互に変換して通信をする ことができるという作用を有する。

→ WORKMAN

【0016】本発明の請求項2に記載の発明は、前記称 同期/同期PPP変換手段が同期PPPサーバから受信 した同期PPPデータにエスケープコードを付加して非 同期PPPフレームに組み立て変換してディジタル網に 送信し、前記ディジタル網から受信した非同期PPPデ に変換し同期PPPサーバに送信する機能を有するよう にしたものであり、簡単な構成によりパソコンのような 非同期データ端末と本ターミナルアダプタに接続されて いる同期PPPサーバとの間で通信することができると いう作用を有する。

【0017】以下、添付図面、図1乃至図4に基づき、 本発明の一実施の形態を詳細に説明する。図1はディジ タル通信装置に接続されている本発明の一実施の形態に おけるターミナルアダプタの各機能の構成を示すブロッ ク図、図2はPPPクレームの構成図、図3は図1に示 す本実施の形態におけるターミナルアダプタの動作を示 すフローチャート (網からの受信時)、図4は図1に示 す本実施の形態におけるターミナルアダプタの動作を示 すフローチャート(サーパからの受信時)である。

【0018】まず、凶1を参照して、本発明の一寒逝の 形態におけるターミナルアダプタを備えたディジタル通 信装置の構成について説明する。図1において、101 は、例えば、その先にLAN等を接続するルータ等に収 容され同期ディジタルデータの送受信を制御する同期P ル専用総額(HSD)からなるディジタル網、102は 回期PPPサーバー101とディジタル網103との間 に控続されその間でPPPデータを変換しデータ伝送を 制御するターミナルアダプタ、106は同期PPPサー バ101に対しディジタル網103を通してリモートか らアクセスする(例えば、パソコンのような)非間期デ ータ端末、104は非同期データ端末106をディジタ ル網103に接続する相手クーミナルアダプタである。 【0019】次に、同じく図1を参照して、本実施の形

50 個におけるターミナルアダプタ100の構成を詳細に説

(4)

特開平10-23003

明する。まず、10はディジタル網103からの非同期 PPPフレームを同期PPPサーバ101に送る同期P **アアフレームに変換する(逆も可)非同期/同期PPP** 変換部、11は同期PPPサーバー101をターミナル アダプタ102に接続する端末「/F部、12は同期P PPサーバー101の通信速度とBチャンネル(Bーc h) の通信速度とをV. 110の速度整合手順に従って 速度整合を行う(例えば、ビットの増減等による) V. 110速度整合部である。尚、非同期/同期PPP変換 部10及び7、110速度整合部12はそれぞれ請求項 10 の非同期/同期PPP変換手段及びV.110速度整合 手段に対応する。

【0020】また、13はターミナルアダプタ102全 ての制御及び管理を行う中央制御装置、14はISDN 網の呼制御チャネルD、所謂Dチャンネル(Dーch) の制御を行うD一ch制御部、15はディジタル網(I SDN網、HSD網)103と物理的に接続し、ディジ タル週信における物理レイヤ(レイヤ1)の制御と、デ ィジタル網103から受信したディジタルデータをDチ ャネルとBチャネルとに分割しDチャネルをDーch側 御部14に供給しBチャネルをV.110速度整合部1 2に供給する回線 I/F部である。

【0021】更に、23は同期PPPサーバ101と端 末1/F部11とを接続しその間で同期PPP通信を行 う控続線(RS232Cケーブルなど)、21は端末I **/F部11と非同期/同期PPP変換部16とを接続し** その間で同期PPPデータの送信を行う接続線、22は 非同期/同期PPP変換部10とV. 110速度整合部 12とを接続しその間で非同期PPPデータの送信を行 う接続線、24はディジタル網103と回線I/F部1 5とを接続しその間でディジタルデータ(ロチャネル及 びBチャネル)を送信する接続線、25は回線I/F部 15とD一ch側御部14とを接続しその間で制御Dチ ャネルを送信する接続線、26は端末『/F部11を V. 110速度整合部12に接続し速度整合のため同期 PPPデータを送信する接続線、27はV. 110速度 整合部12と回級【/F部15とを接続しその間でBチ ャネルを送信する接続級である。

【0022】次に、本発明を理解する上で必要なPPP プロトコルフォーマットについて簡単に説明する。ま ず、何期PPPであるが、そのフォーマットとしては、 図2に示すようなHDLC(ハイレベルデータリンク制 御手順)プレームを使用する。データの送信は本フレー ムの中のPPアデータ部を利用して行われる。次に、非 同期PPPであるが、それは非同期HDLCというフォ ーマットを用い、フレームフォーマットとしては図2に 示すものと回様であるが、送受信されるデータは非同期 8ピット、パリティ無しのデータとして送信される。

【0023】また、フラグシーケンスのフラグ(7E

7 E h とを区別するため、そのデータの前にエスケープ オクテット(7Dh)を置いて区別する。また、そのデ 一夕自体は20h(ソフトウェア)により排他的論理和 される。つまり、エスケープオクテット(7Dh)の次 にあるデータ7Ehは排他的論理和して7Dh 5Eh となり、フラグと区別されデータとして取り扱われる。 その他の制御コード等もこの手順によりエスケープが行 われる。

→ WORKMAN

【0024】次に、図1の他、図2、図3及び図4を参 照して、本実施の形態におけるターミナルアダプタ10 2の動作を詳細に説明する。まず、図3を主に参照し て、回線I/F部I5がディジタル網103から非同期 PPPフレーム(非同期PPPフレームデータ、以下同 じ)を受信して阿期PPPフレーム(同期PPPフレー ムデータ、以下同じ)に変換する方法について説明す る。最初、例えば、パソコン等のような非同期データ婚 **末106から送出された非同期PPPフレーム(ステッ** プ401)はターミナルアダプタ104に受信され、そ こで、V.110乎順による速度整合により速度が変換 され(ステップ402)、ディジタル網(ISDN網と かHSD網等)103を介して本ターミナルアダプタ1 02に送信される。

【0025】ターミナルアダプタ102に受信された卵 同期PPPデータは回線1/F部15に取り込まれ、 V. 110制御部12において速度整合された後、非同 期/同期PPP変換部10に取り込まれる(ステップ4 03)。非同期/同期PPP変換部10に取り込まれた 非同期PPアデータはHEXデータとして非同期/同期 PPP変換部10のFIFOに取り込まれる。中央制御 装置13はFIFOに取り込まれたデータをフラグ、ア ドレス、制御、FCS及び実データ(図3参照)に区分 して (ステップ405、405)、取り込まれたデータ の実データ部にあるエスケープコードを監視し、エスケ ープコードが付加されていた場合にはそれを取り除き、 20hにより排他的論理和を実行する(ステップ40) 6, 407, 408, 409).

【0026】その後、非同期/同期PPP変換部10の 内部にある同期HDLC組立部において、FIFQに取 り込まれているアドレス、制御、実データ(上記のエス 40 ケープ処理されたものを含む)及び中央制御部13にお いて算出されたPCSはHDLCのフラグが付加され、 HDLCフレームとして組立てられ、端末I/F部11 に対し同期PPPデータとして送出される(ステップ4 10)。この同期PPPデータは同期PPPサーパー1 01に伝送される(ステップ411)。

【0027】次に、同期PPPサーバ101から同期P PPフレームを受信して非同期PPPフレームに変換す る方法について説明する。同期PPPサーバ101から 送出された同期PPPデータは端末1/F部11により h)と実データ(図2にPPPデータとして示す)中の 50 受信され(ステップ501)、非同期/同期変換部10

507, 508)

Mなどにも適用可能である。

[0029]

1

に送りこまれる (ステップ502)。この同期PPPデ

ータは非同期/同期PPP変換部10においてHDLC

「のフラグが除かれ、バイトデータとして非同期/同期P

PP変換部10のFIFOに取り込まれる(ステップ5

03、504)。中央制御装置13はそのFIFOに取

り込まれたデータの実データ部を監視し、エスケープす

る必要があるデータを検出すると、そのデータの前にエ

スケープコード(7Dh)を付加し、そのデータ自体は

20hで排他的論理和する(ステップ505、506、

【0028】そして、中央制御装置13はアドレス、制

ト、ストップビット1、パリティ無しの非同期データに

V. 110制御部12に転送する(ステップ509、5

10) 。 V. 110 創御部12では、これらのデータを

V. 110速度整合手順にしたがって速度整合すること

1)、ディジタル網103を選して非同期データ端末1

PPPサーバ101から受信した同期PPPデータをデ

ィジタル網103に送出するターミナルアダプタ102

の処理手順である。尚、本発明はダーミナルアダプタの

みによらず、ルータ等のWANインタフェースとかTD

【発明の効果】木発明によるターミナルアダプタは、上

記のように構成し、特に、非同期/同期PPP変換部に

非同期/同期変換機能を設けるようにしたことにより、

パ側が同期PPFデータであるときにそれらデータを相

互に変換して通信をすることができ、端末プロトコルを

によりディジタル網の速度に変換し(ステップ51

御、実データからFCSを算出し、それぞれを8ビッ

変換して非同期HDLCのフォーマットに組み立て、

(5)

特別平10-23008

8

考慮する必要のないネットワークを構築することができる。

【図面の簡単な説明】

【図1】ディジタル通信装置に接続されている本発明の 一実施の形態におけるターミナルアダプタの各機能の構 成を示すブロック図

【図2】 PPPフレームの構成図

【図3】図1に示す本実施の形態におけるターミナルア ダプタの動作を示すフローチャート (網からの受信時)

10 【図4】図1に示す本実施の形態におけるターミナルア ダプタの動作を示すフローチャート(サーバからの受信 時)

【図 5】 従来のターミナルアダプタの各機能の構成を示すプロック図

【符号の説明】

- 10 非同期/同期PPP変換部
- 11 始末 I / F 部
- 12 V. 110速度整合部
- 13 中央制御装置
- 06に送出する (スチップ512)。以上の説明が同期 20 14 Dーch制御部
 - 15 回線 T/F部
 - 16 非同期/同期PPP変換部
 - 100 ターミナルアダプタ
 - 101 同期PPPサーバ
 - 102 ターミナルアダプタ
 - 103 ディジタル釈
 - 104 ターミナルアダプタ (TA)
 - 105 同期データ端末
 - 106 非岡期データ端末
- ディジタル網側が非同期PPPデータでありPPPサー 30 107 非同期PPPサーバ
 - 21~27 各部を接続する接続録

401~512 フローチャートのステップ

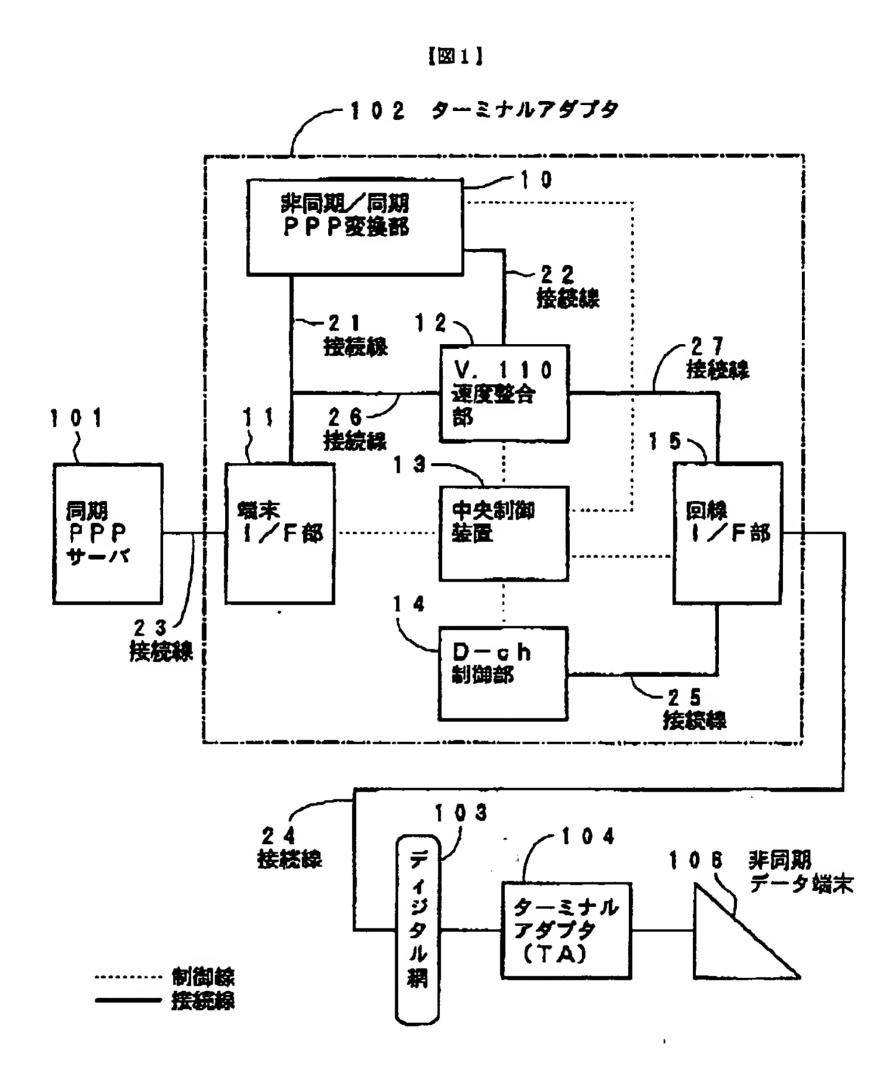
[超2]

フラグ アドレス (代的) (CODy)	P P P	フレーム デニック シーケンス (FCS)	フラダ (78h)
----------------------	-------	--------------------------------	--------------

(6)

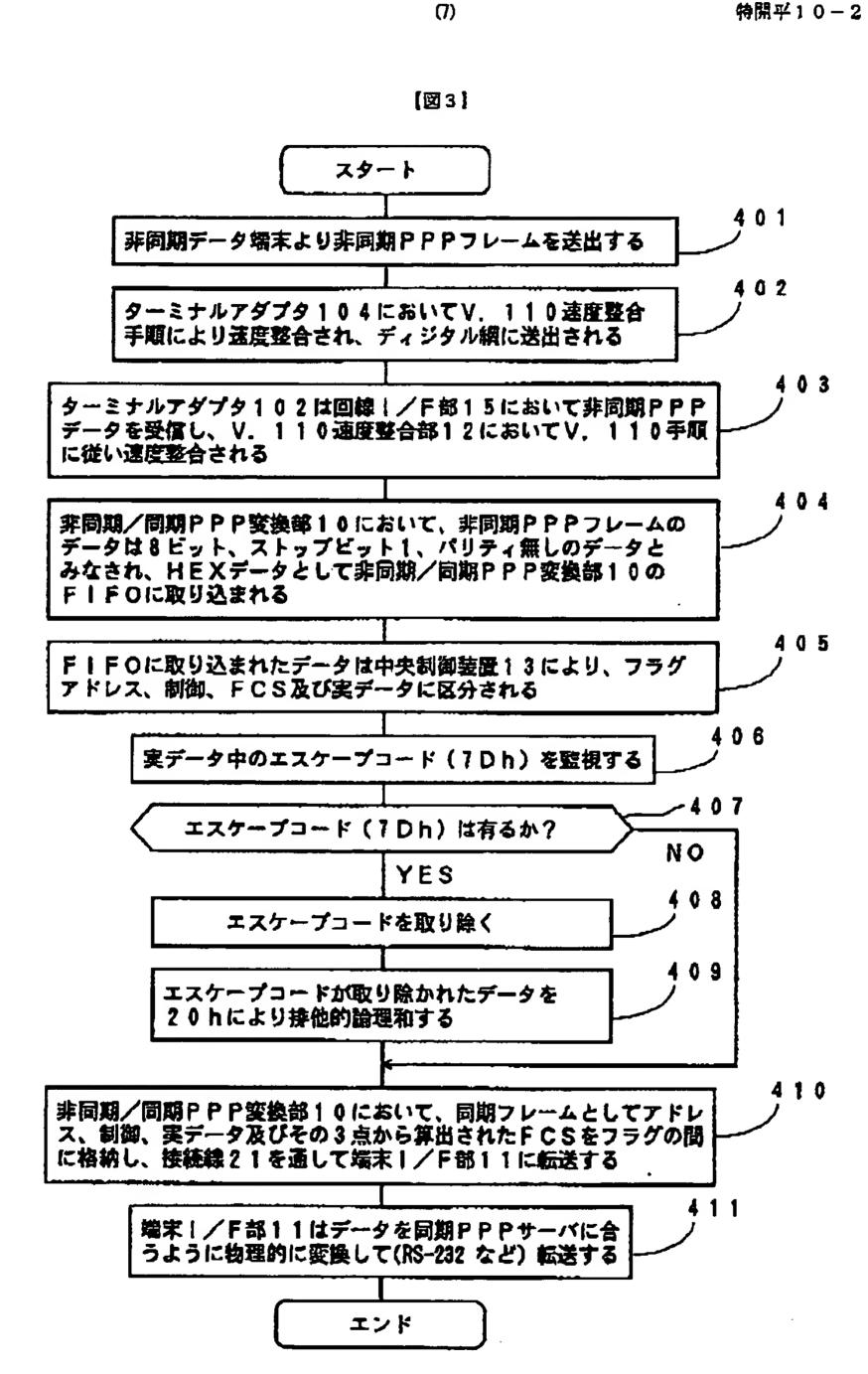
特開平10-23003

→ WORKMAN



特開平10-23003

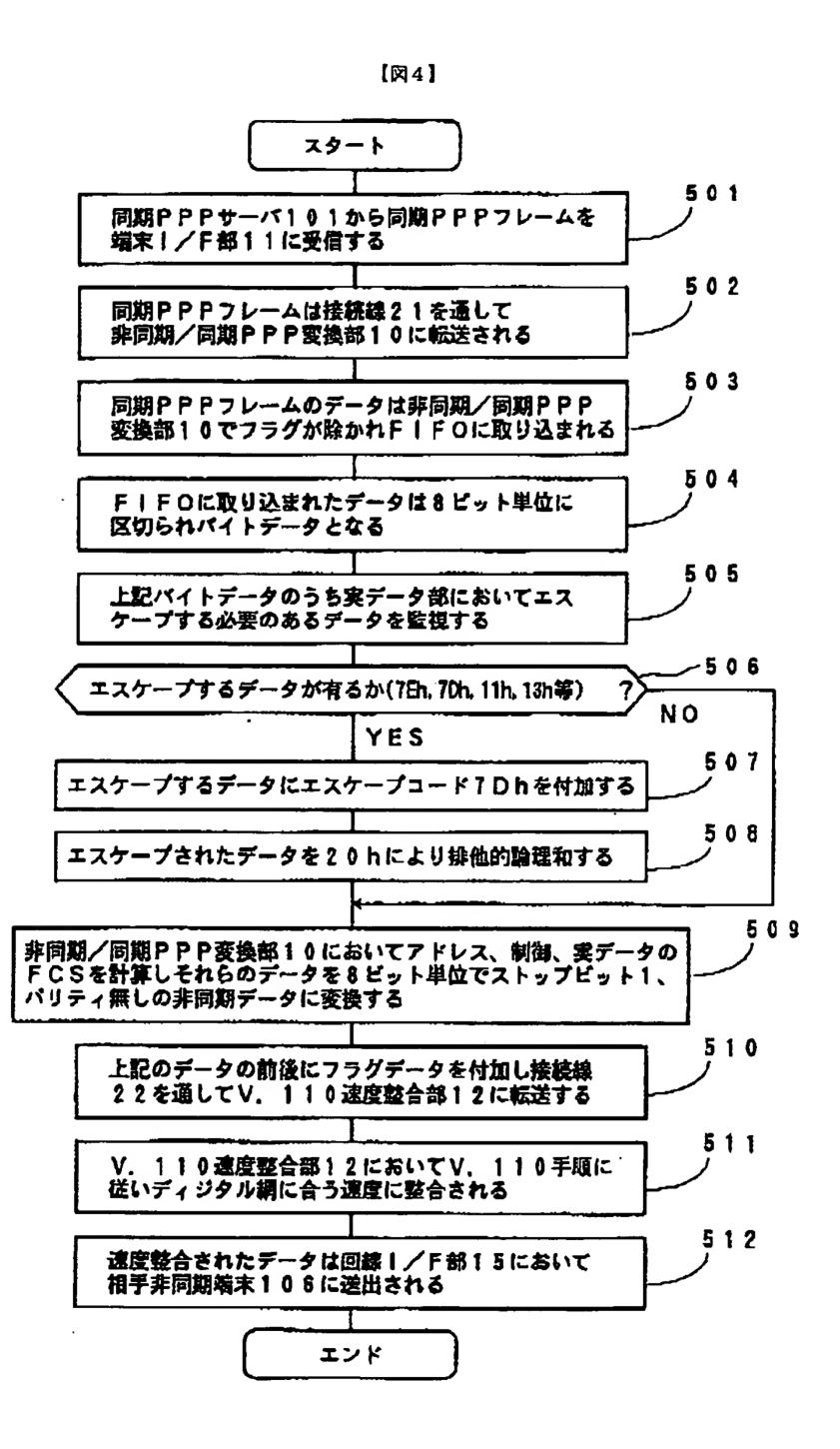
→ WORKMAN



特開平10-23003

→ WORKMAN

(8)



(9)

特開平10-23003

→ WORKMAN

